

## Драйверна схема L9822E за управление по SPI интерфейс

- Сериен SI вход (8-бита);
- 8-бита паралелни изходи с ОД;
- Сериен SO изход за контрол (диагностика).

Изходи с активно ниско ниво, с ОД;

Нискоомни изходи ( $1\Omega$ ) с макс. 1.05А ток (номинално – 500mA);

Защита в изходите: токова и от пренапрежение с ценеров диод до 36V;

Общи сигнали CE и Reset към включените схеми;

VCD-multi power технология на изготвяне, ниска собствена консумация.

Приложение – за управление на соленоиди, лампи, релета (основно в автомобилни приложения)

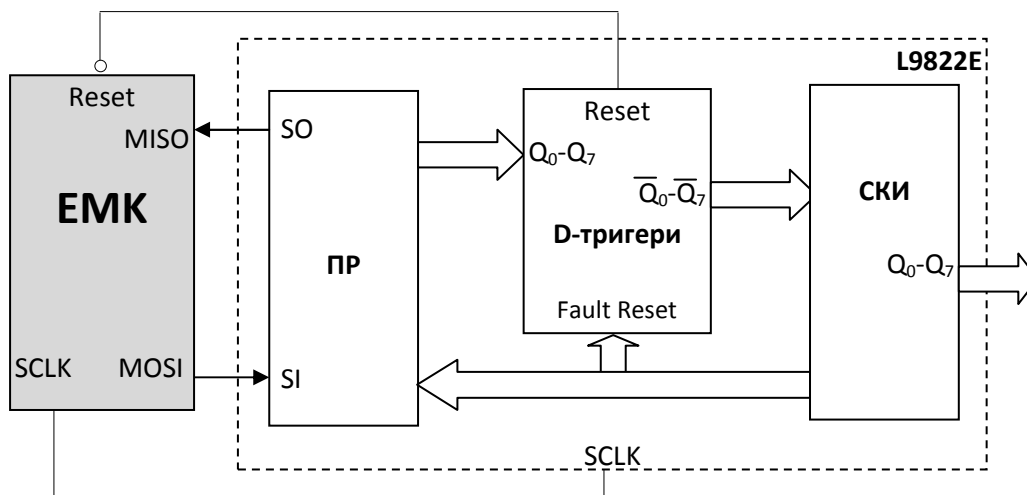
Структура:

- **8-битов Преместващ регистър (ПР):** сериен вход (SI), сериен изход (SO), паралелен изход към блок D-тригери, паралелен вход от схема за контрол на изходите;
- **Блок D-тригери:** запомнят стойността на всеки 8-бита серийни данни от ПР;
- **Схема за контрол на изходните нива (СКИ) –** с вградена схема за токова и напрежителна защита

Допълнителна схема за предизвикване на Reset при късо съединение в изходите или високо напрежение. Извършва се сравнение на нивата на данните, постъпили през SI и тези, установени в изходите на схемата  $Q_0-Q_7$  – при несъответствие (Fault Detection) – Reset по отношение на всички изходи. Сравнението между въведения и установения байт данни се извършва след като се изчака  $160\mu s$  (delay) изходите да се установят;

CE общо към всички схеми – ниско ниво (въвеждане на нови данни през SI), високо ниво (извеждане към буферните D-тригери).

Блокова схема



Електрически характеристики, времедиаграми, свързване -

[http://www.datasheetcatalog.com/datasheets\\_pdf/L/9/8/2/L9822E.shtml](http://www.datasheetcatalog.com/datasheets_pdf/L/9/8/2/L9822E.shtml)