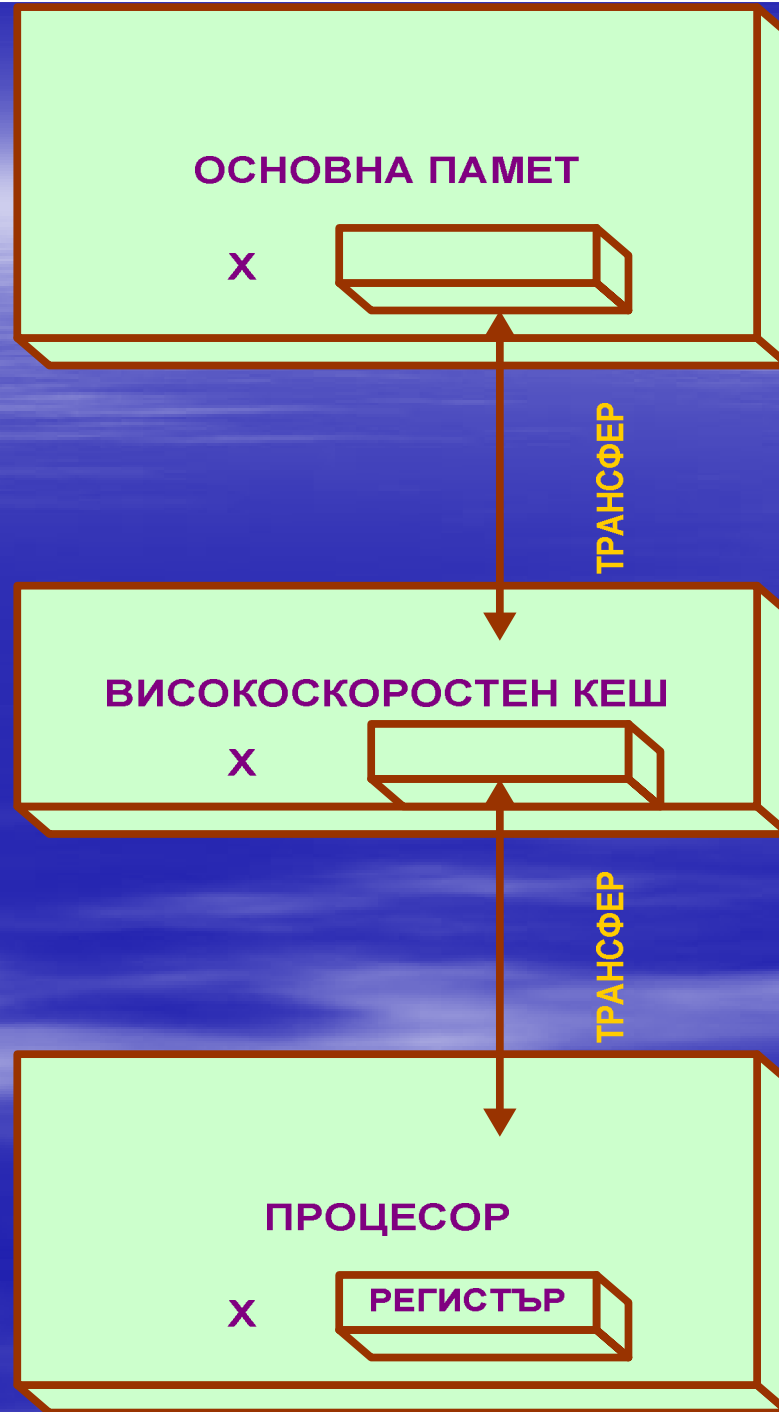


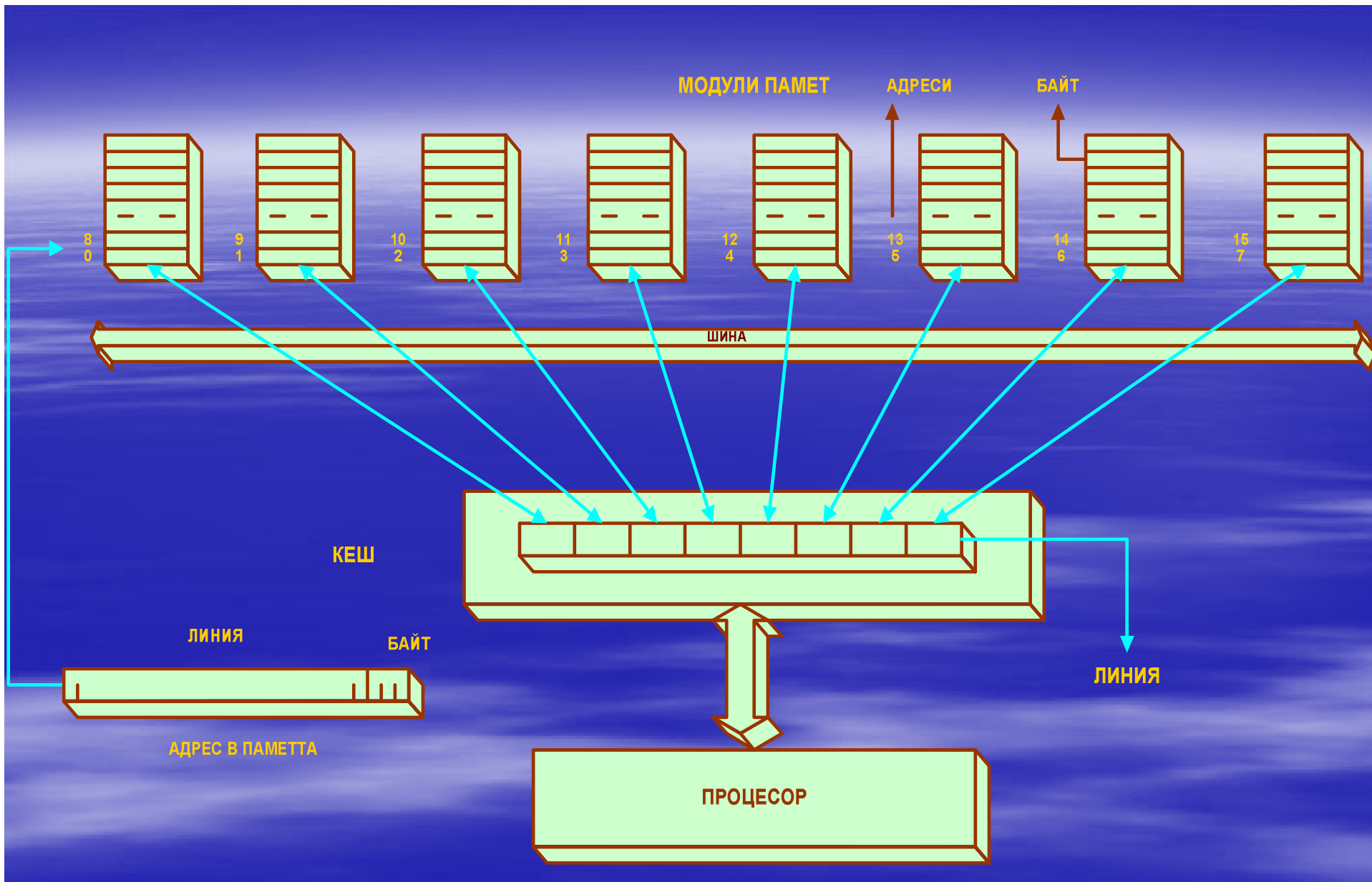
УПРАВЛЕНИЕ НА ПАМЕТТА

Йерархия на паметта

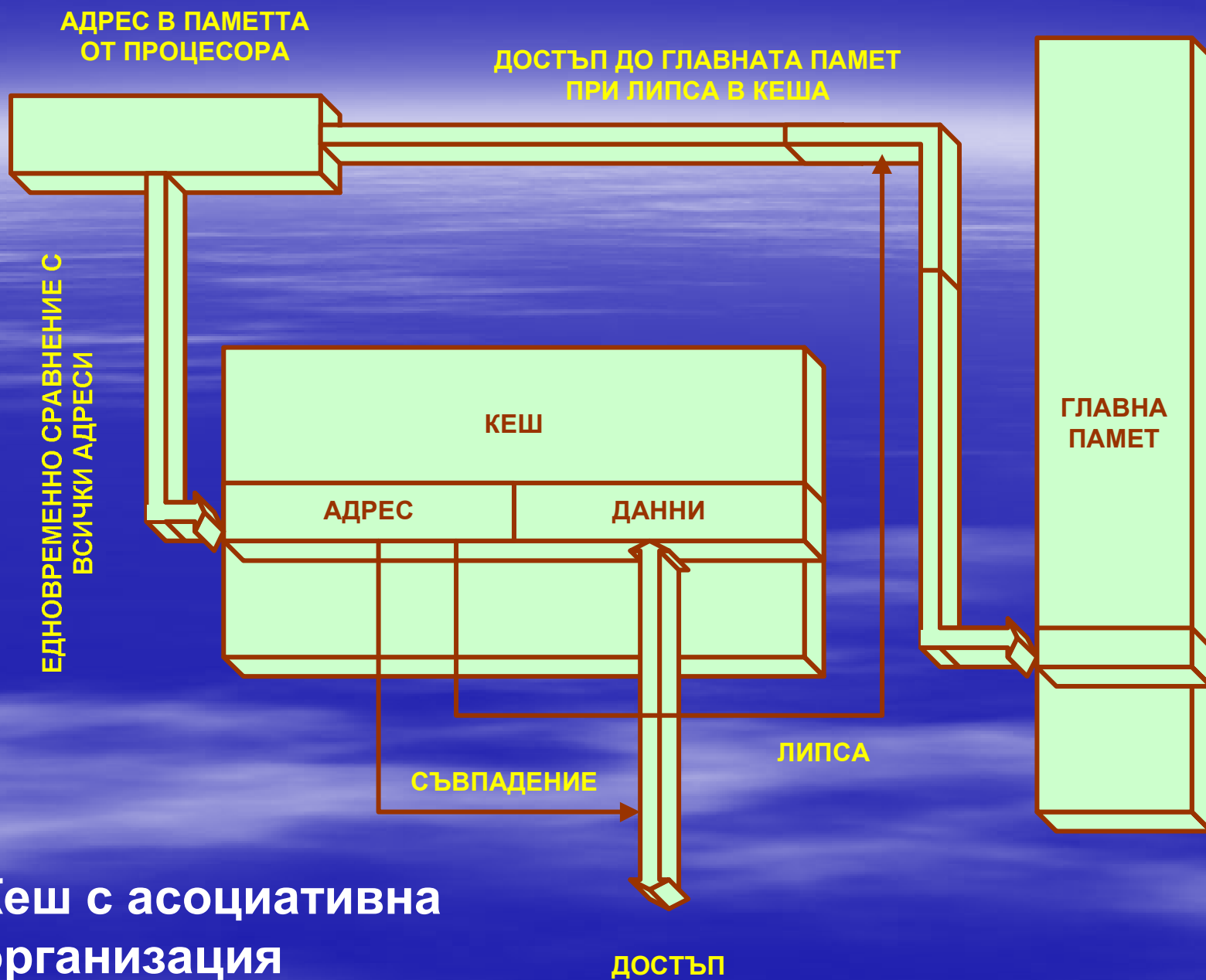


Използване на кеш



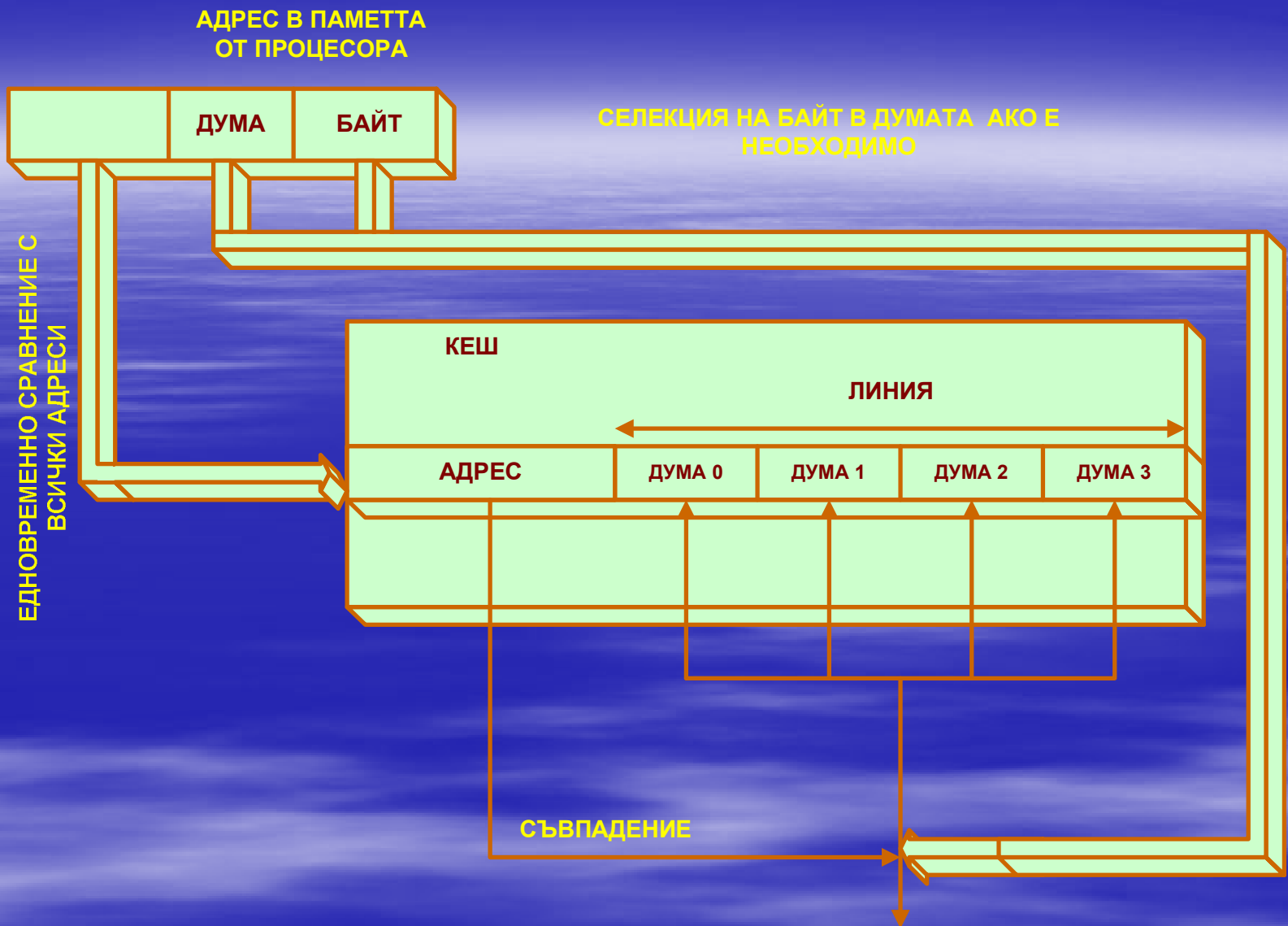


**Свързване на кеша с главна памет, изградена от
МНОЖЕСТВО МОДУЛИ**

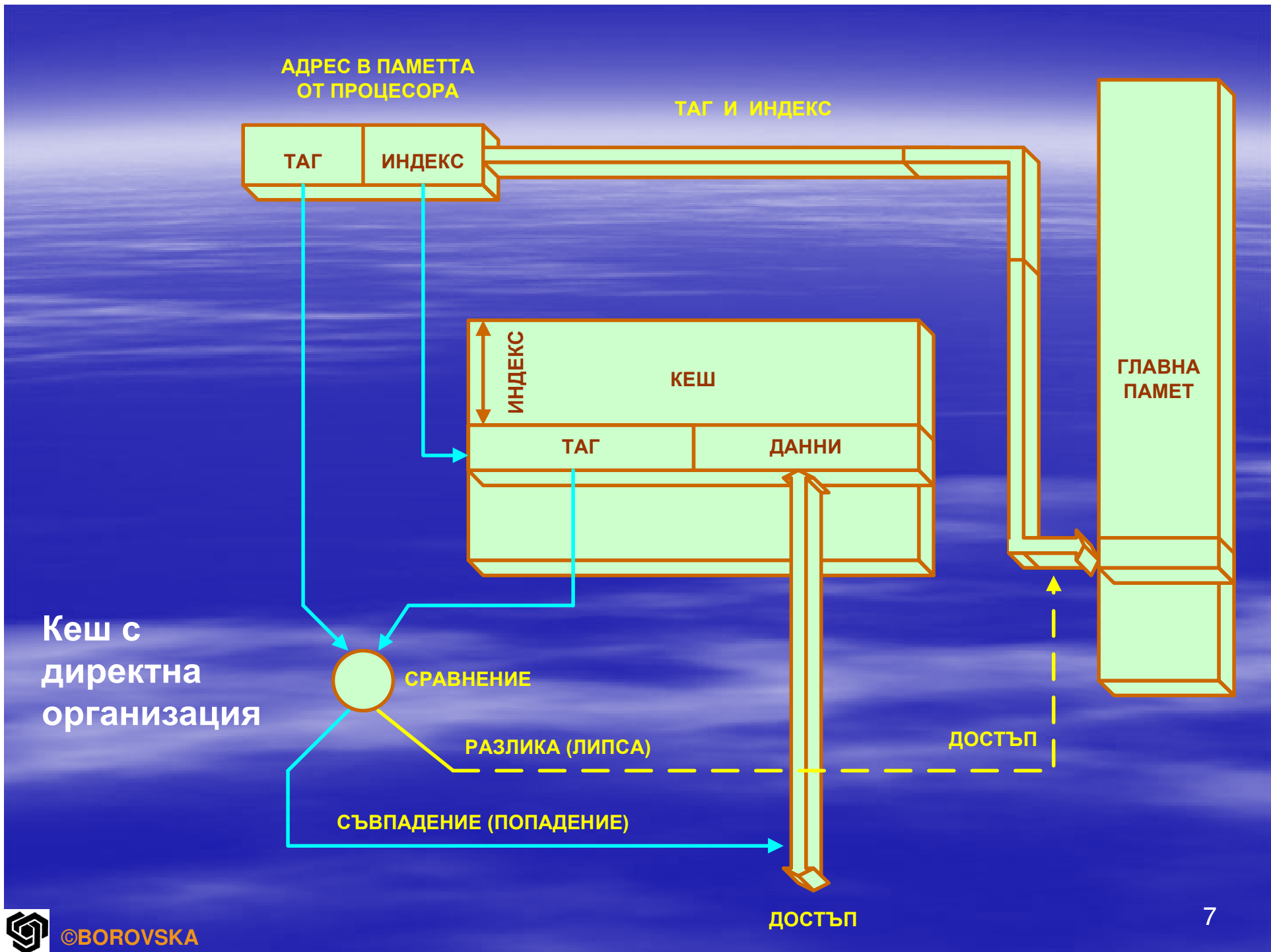


Кеш с асоциативна организация

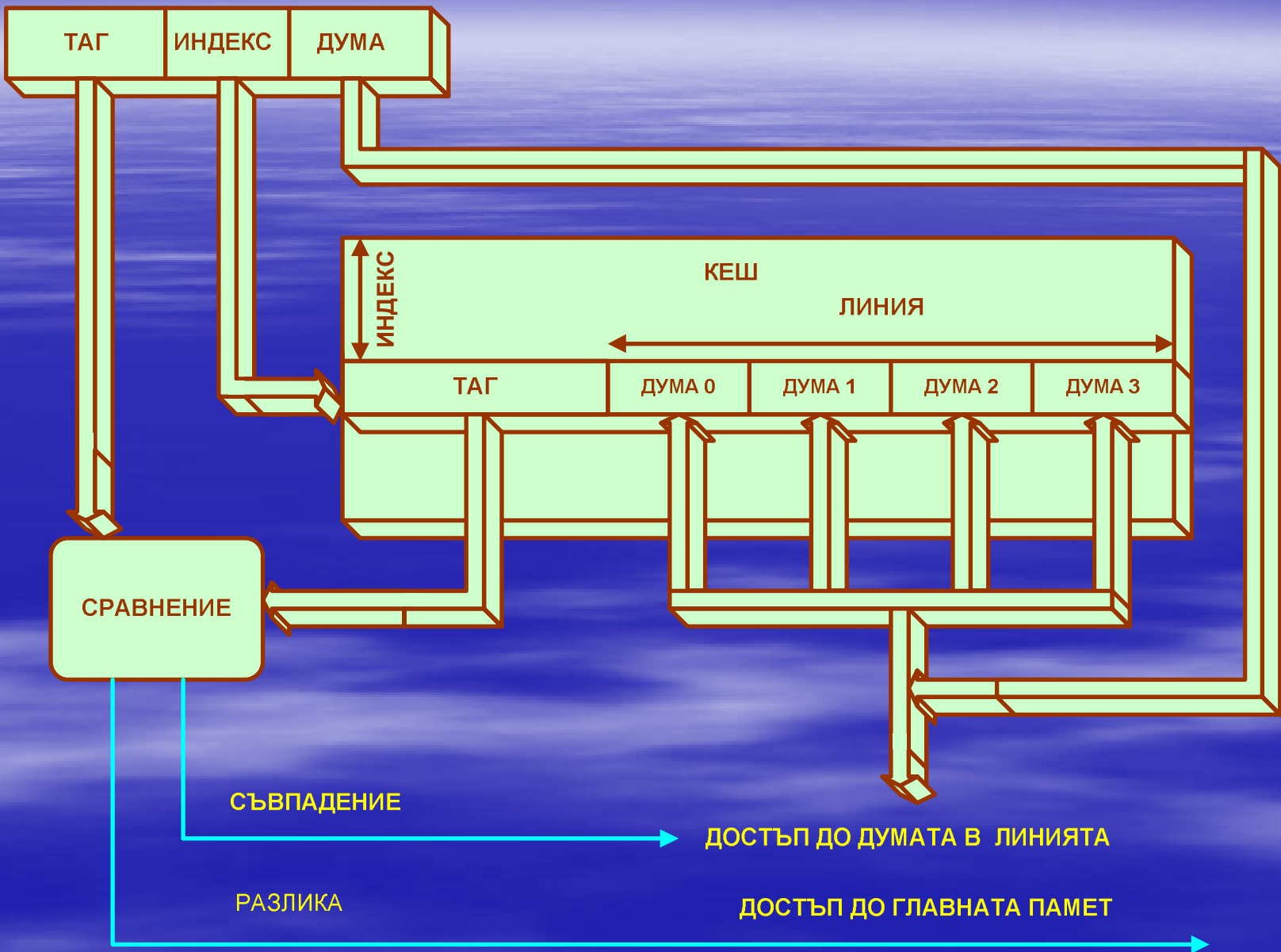




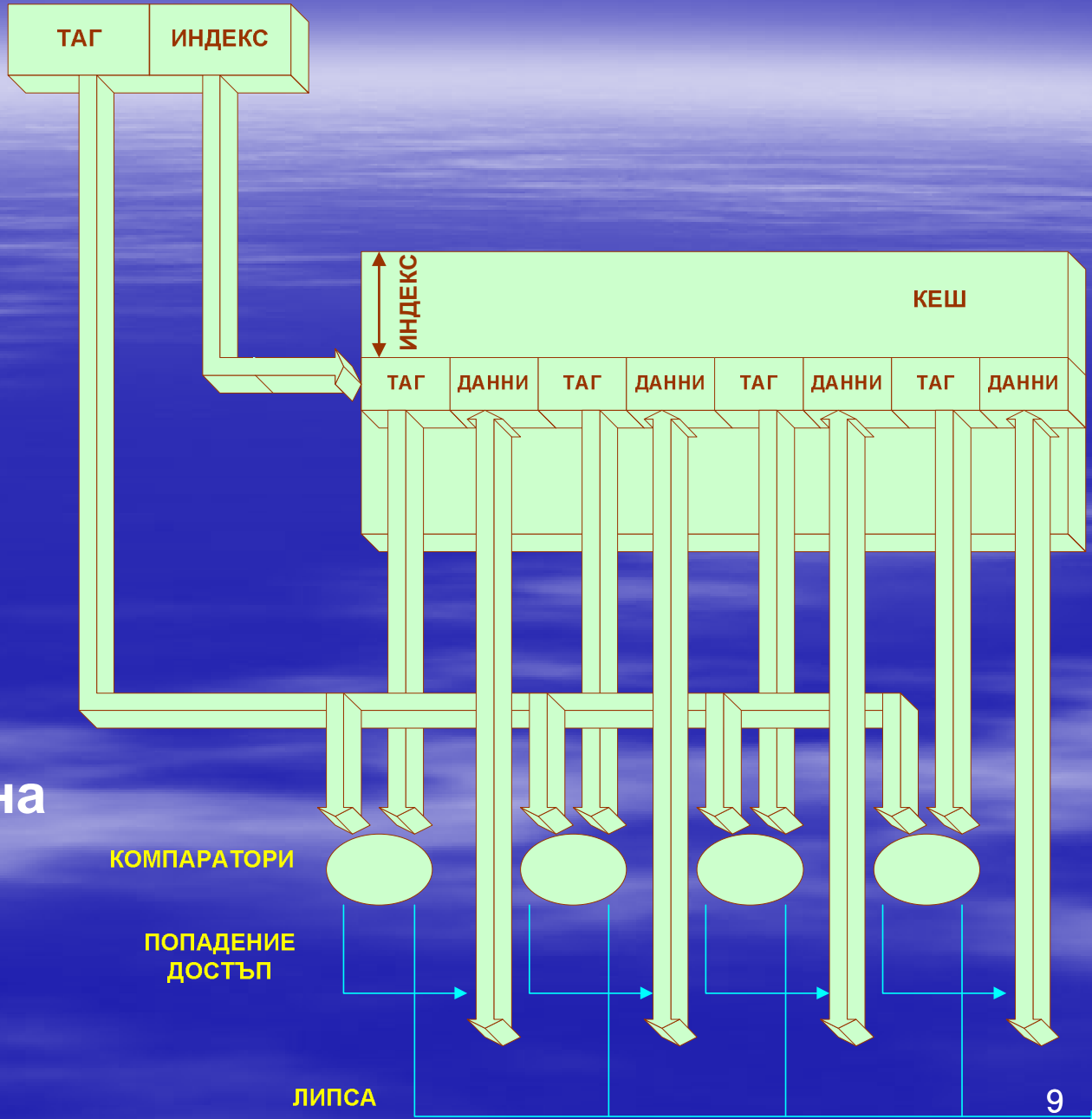
Кеш с пълна асоциативна организация с линии, съдържащи множество думи



АДРЕС В ПАМЕТТА
ОТ ПРОЦЕСОРА



АДРЕС В ПАМЕТТА,
ПОДАВАН ОТ
ПРОЦЕСОРА



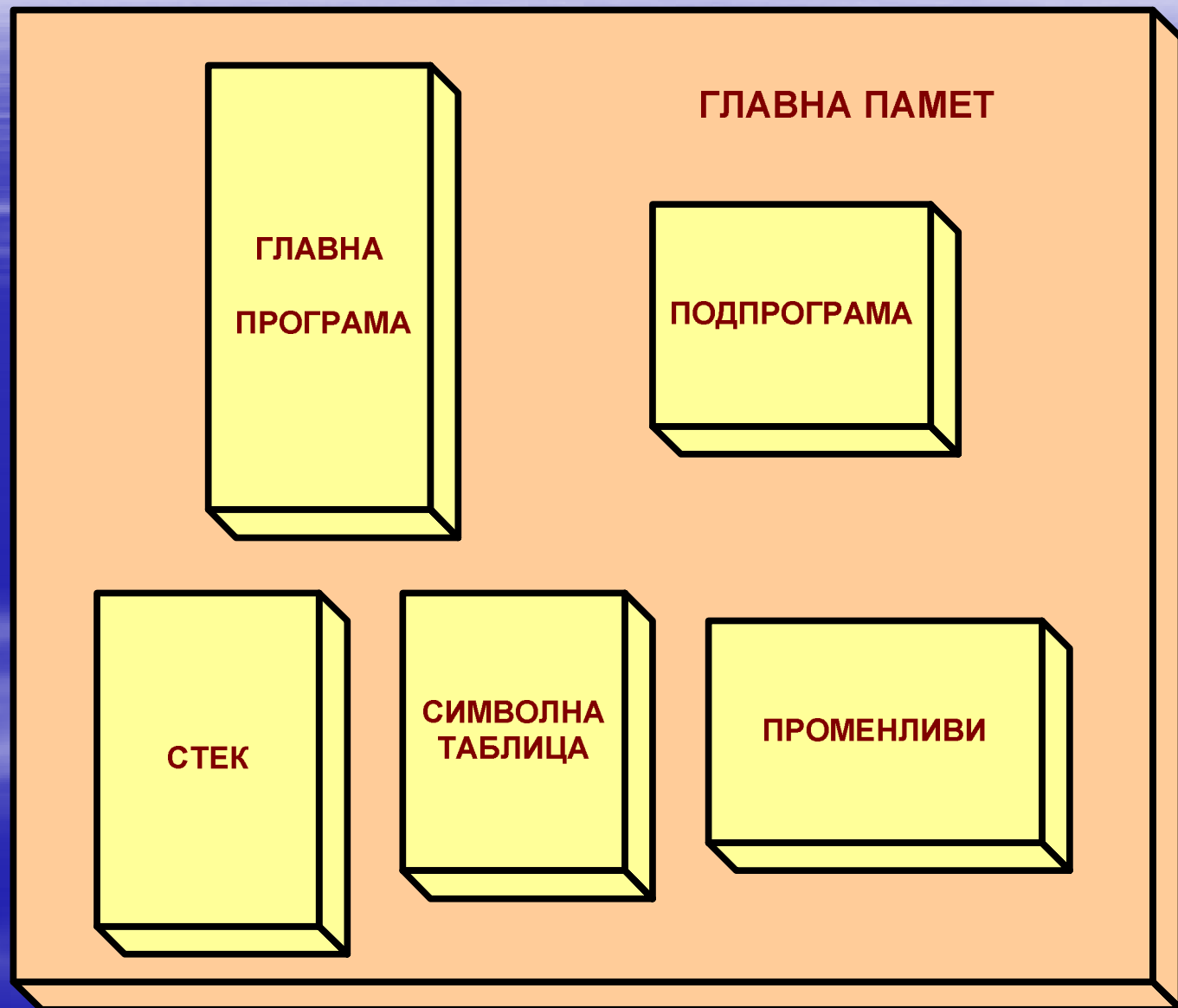
Кеш с асоциативна организация по множества



Иерархия на кеш паметите при микроархитектурата Intel® Netburst™



СЕГМЕНТИРАНЕ НА ПАМЕТА



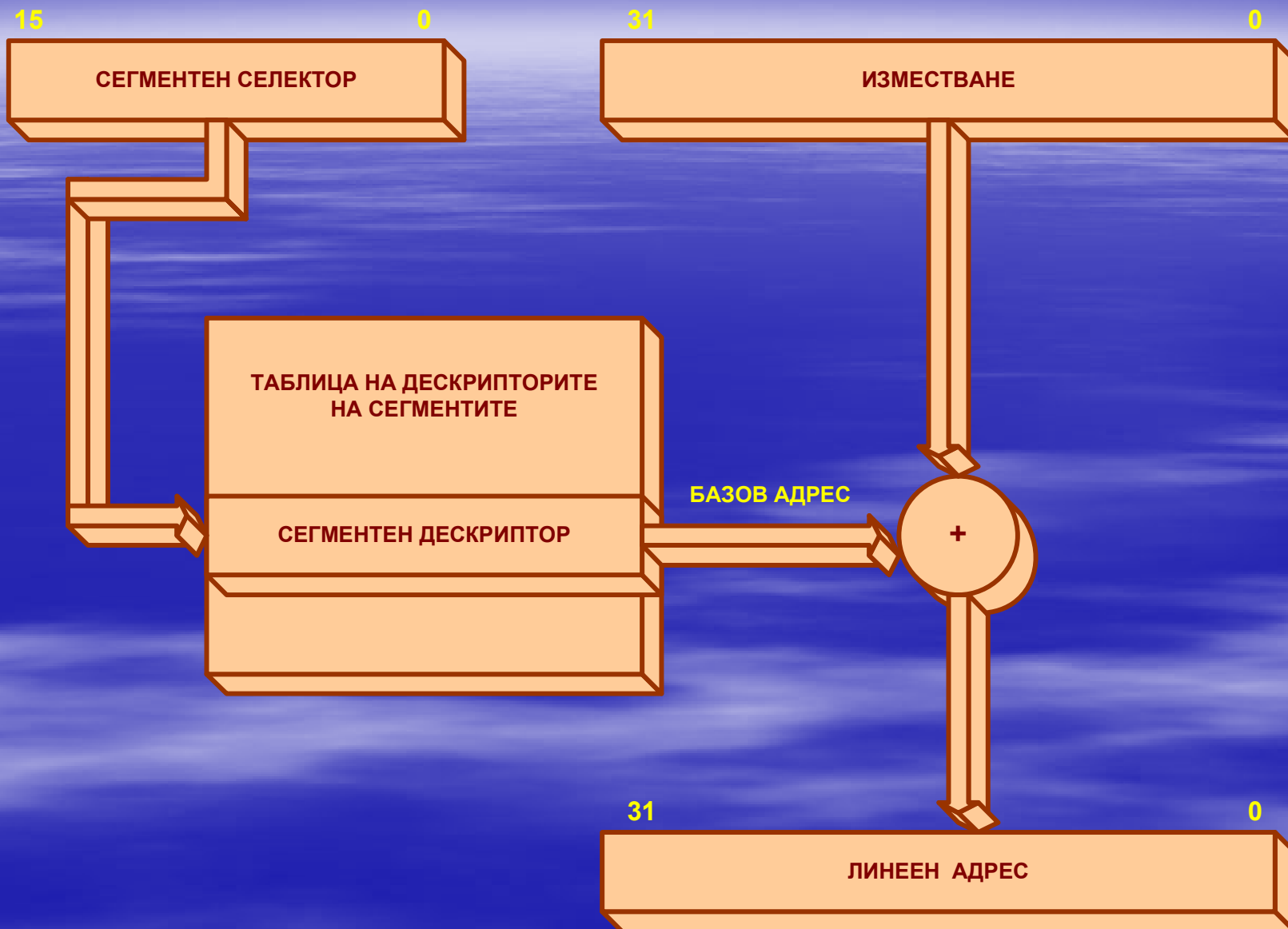
ВИДИМА ЧАСТ

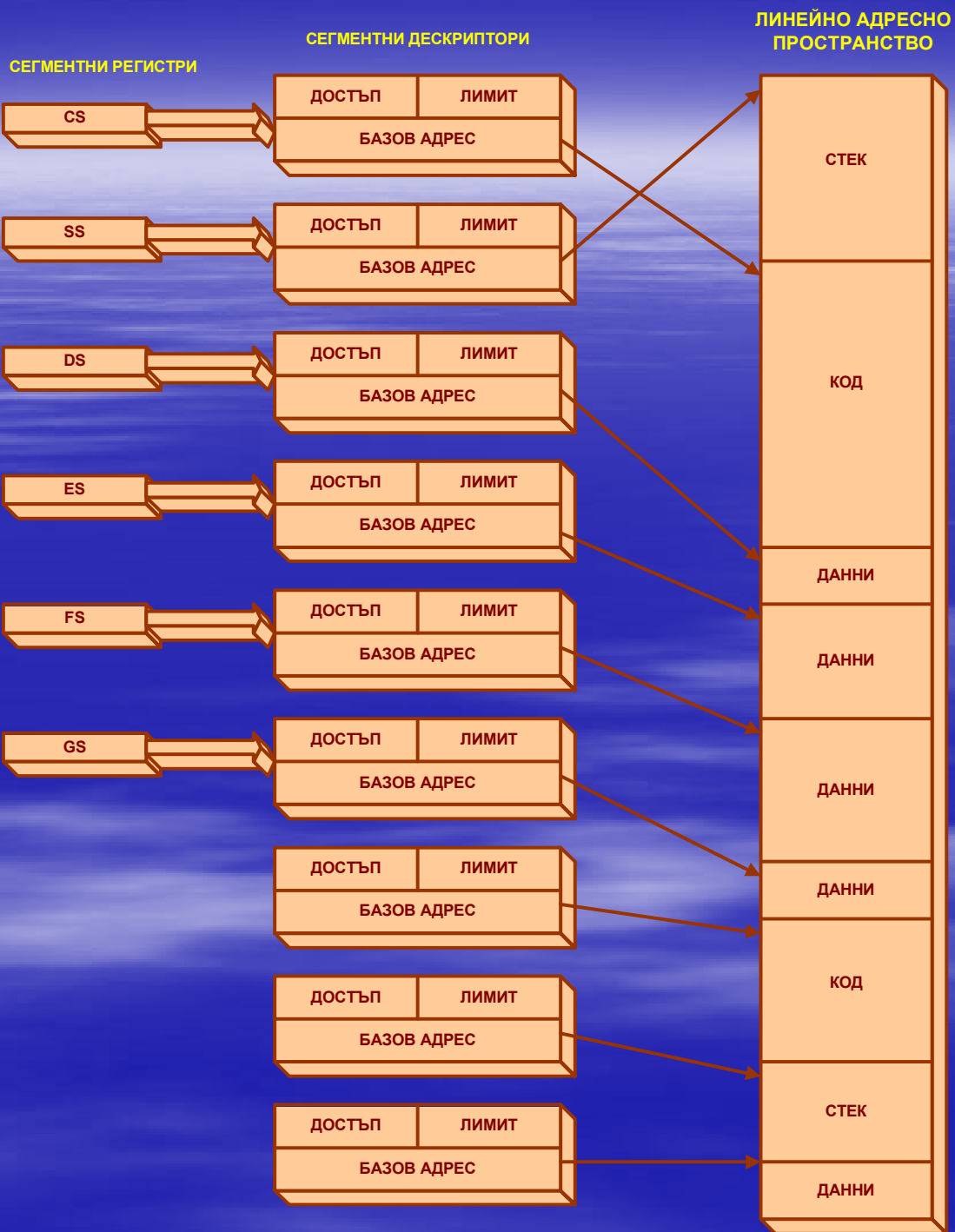
СКРИТА ЧАСТ

СЕЛЕКТОР НА СЕГМЕНТА	БАЗОВ АДРЕС, ЛИМИТ, ПРАВА ЗА ДОСТЪП	
		CS
		SS
		DS
		ES
		FS
		GS

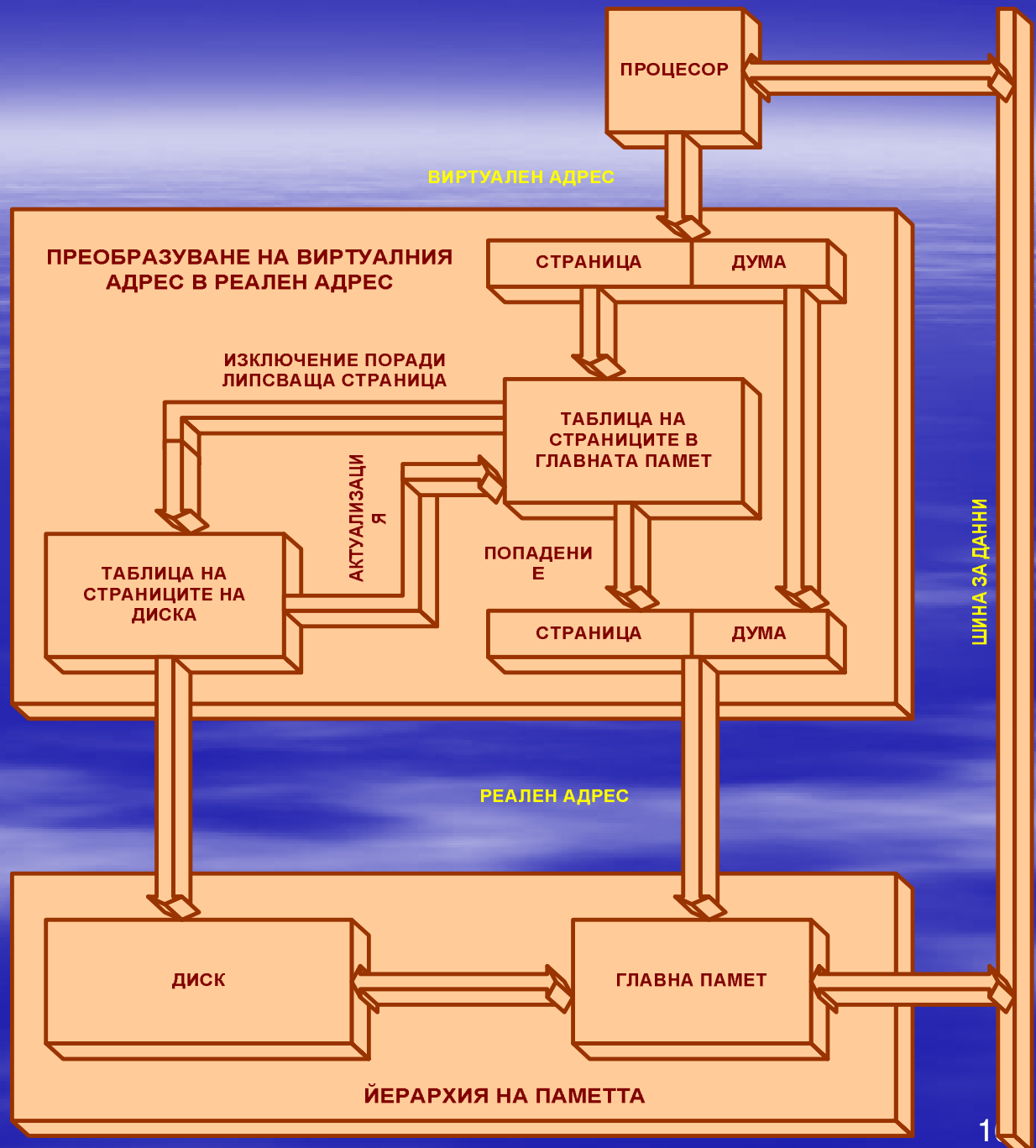
Сегментни регистри

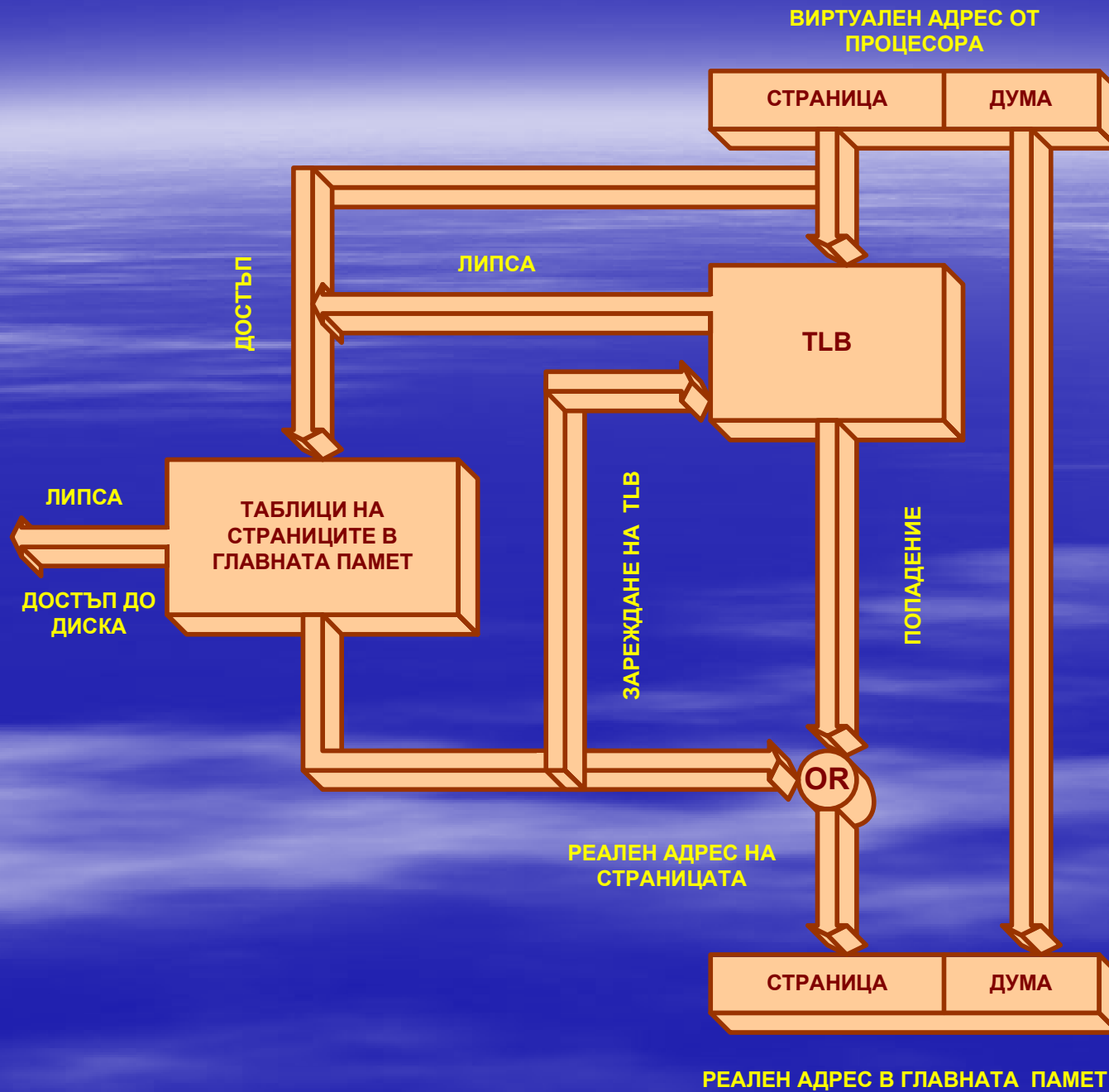
ЛОГИЧЕСКИ АДРЕС





ВИРТУАЛНА ПАМЕТ







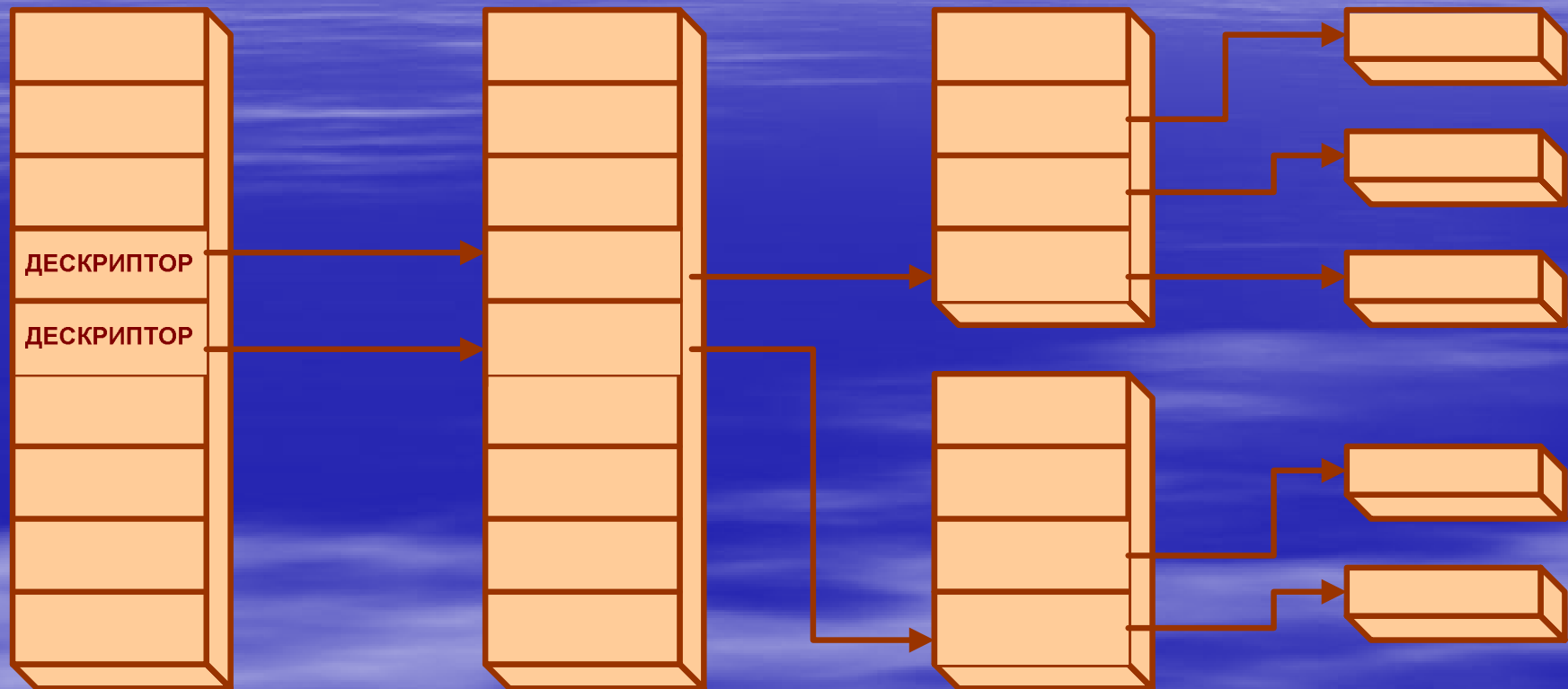
Преобразуване на линейния адрес
 във физически адрес
 при размер на страницата 4Кбайта
 в 4 Гбайтово физическо
 адресно пространство

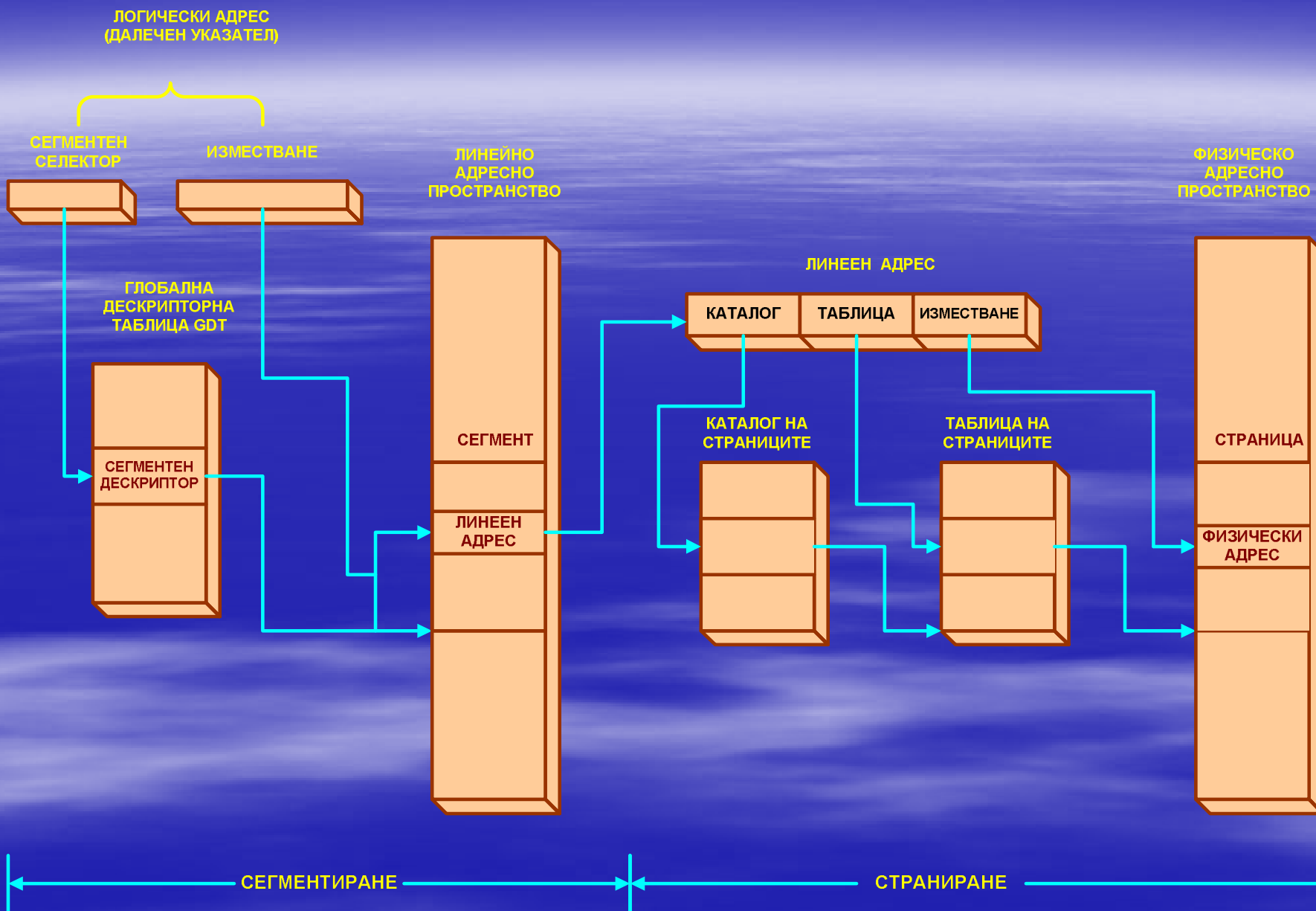
ЛОКАЛНА
ДЕСКРИПТОРНА
ТАБЛИЦА LDT

КАТАЛОГ НА
СТРАНИЦИТЕ

ТАБЛИЦА НА
СТРАНИЦИТЕ

РАМКИ НА
СТРАНИЦИТЕ

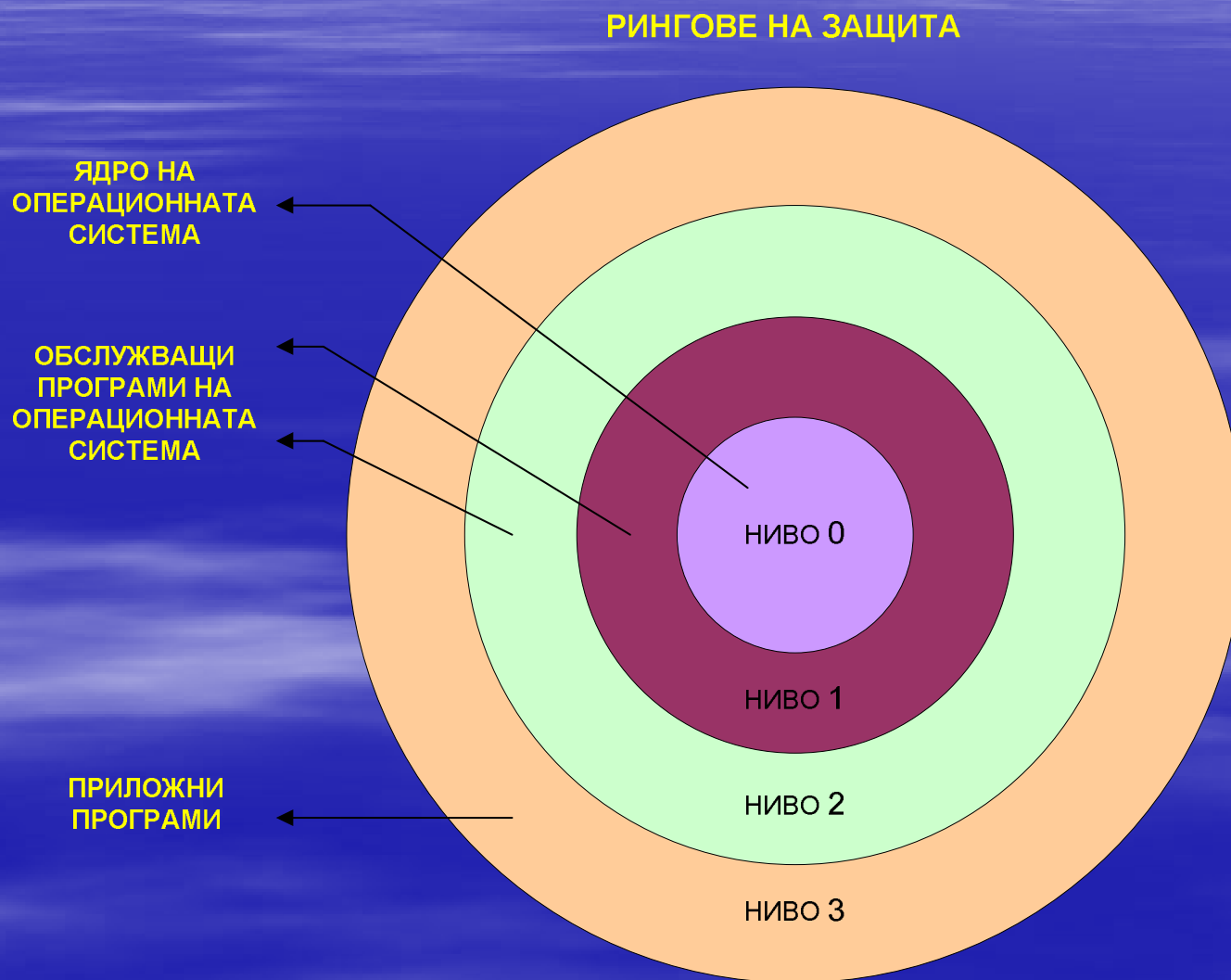




ЗАЩИТА

- защита на паметта
- защита на операционната система от потребителите
- защита на потребителите помежду им

Нива на йерархията на ринговата защита



КРАЙ

