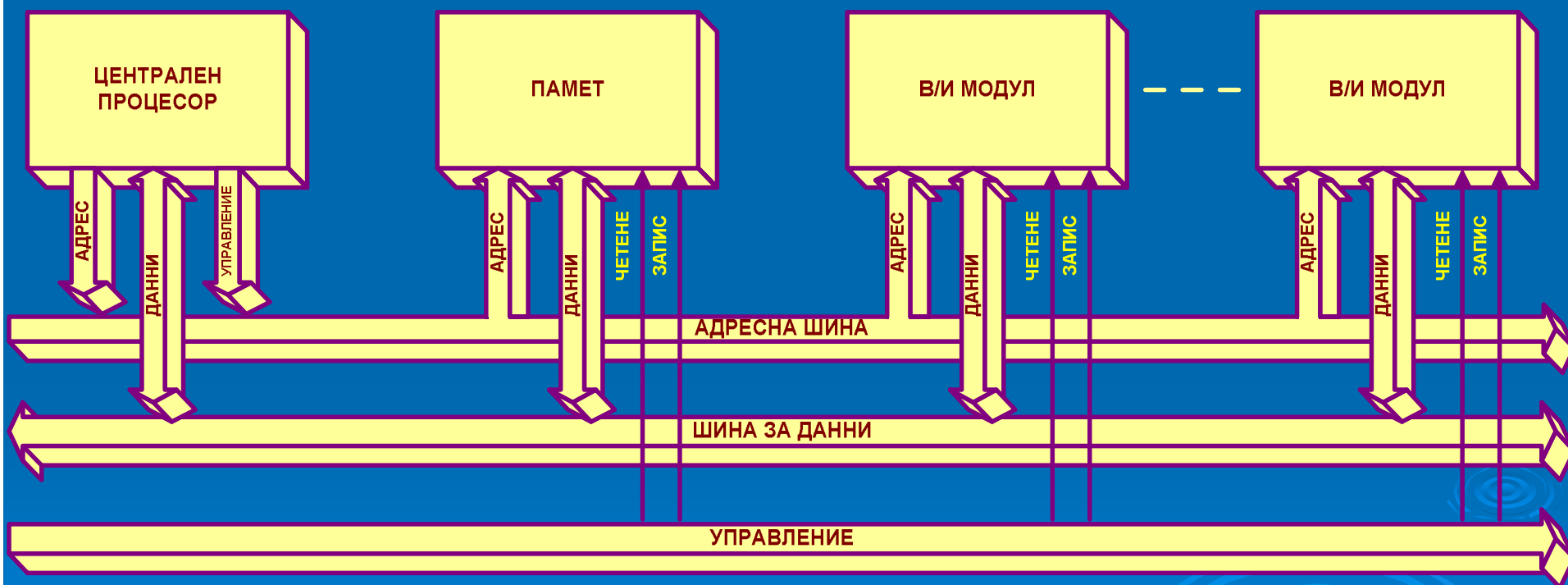


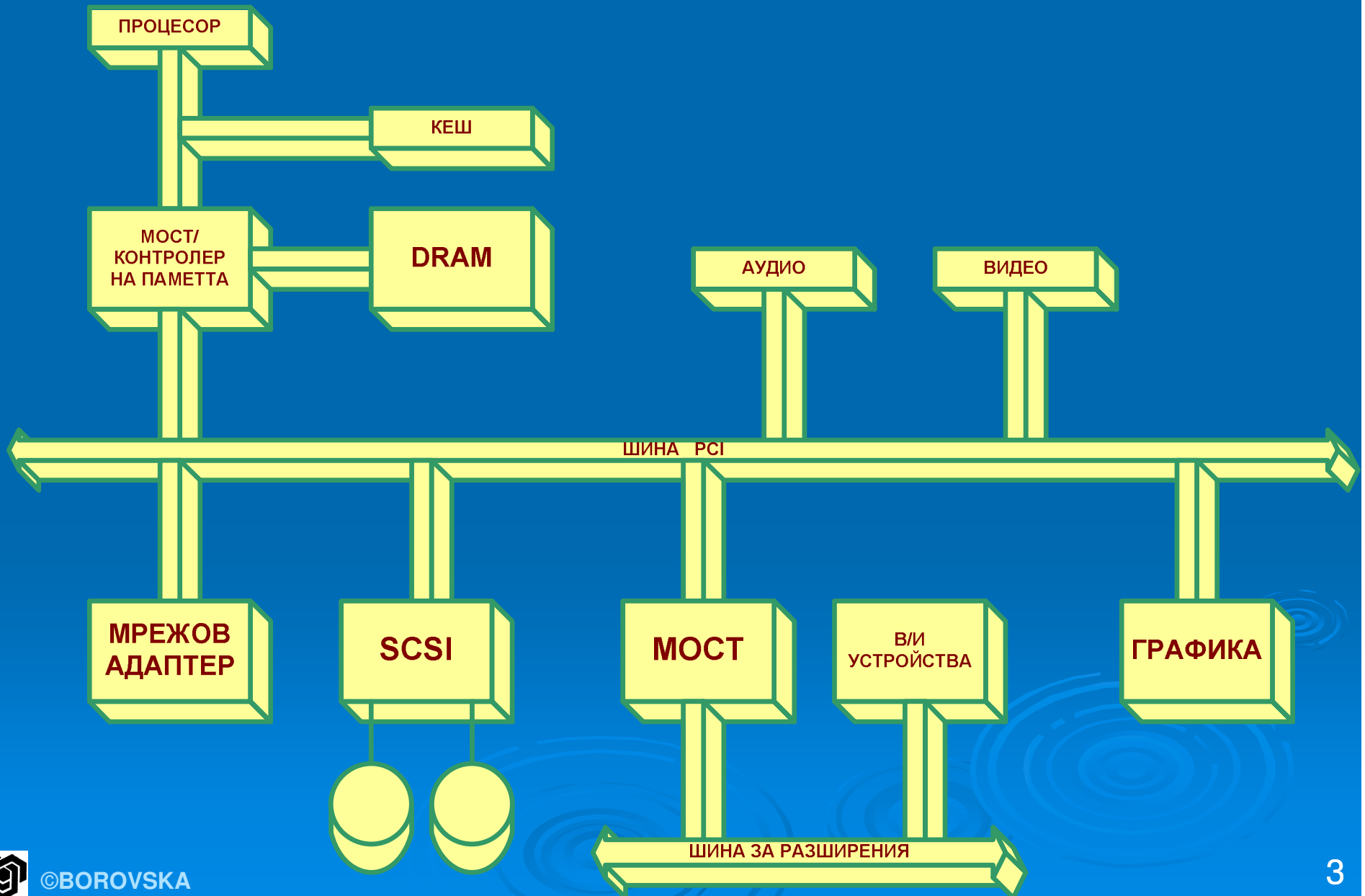
ШИННА АРХИТЕКТУРА



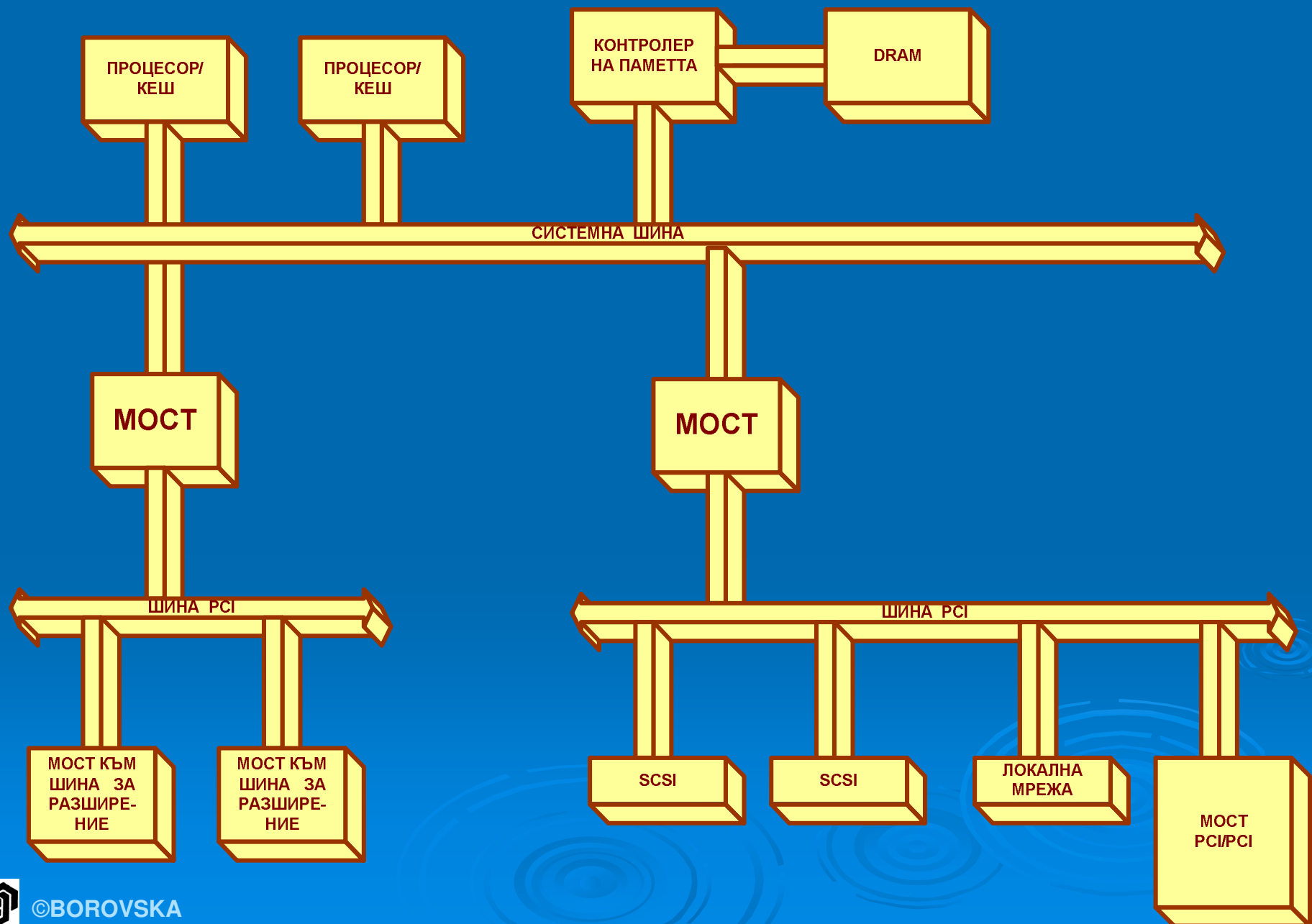
КОМПЮТЪРНА СИСТЕМА С ОБЩА ШИНА



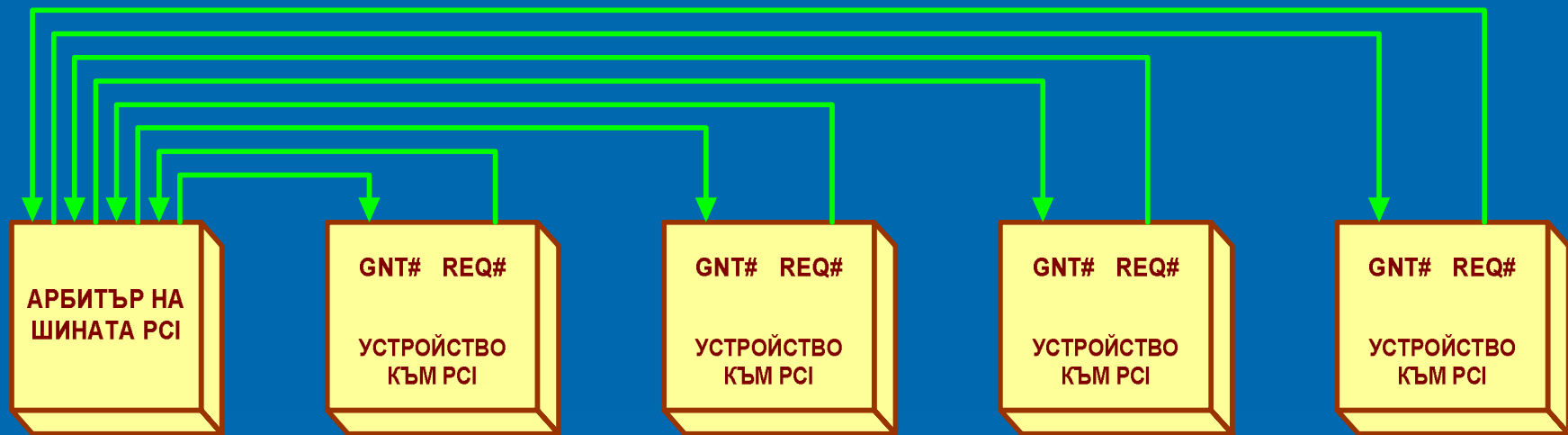
ДЕСКТОП СИСТЕМА С ШИНА РСІ



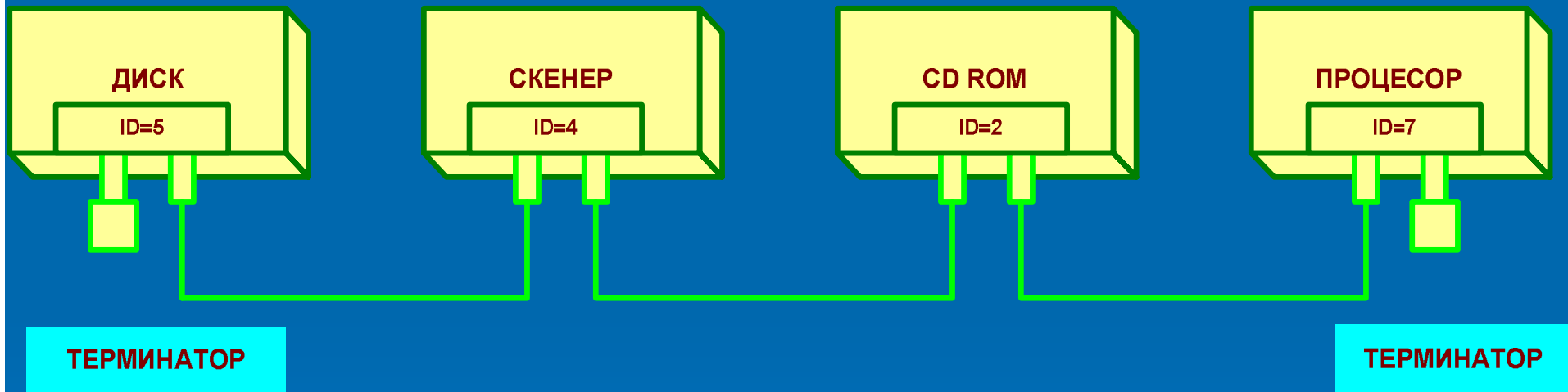
СЪРВЪР С ШИНА PCI



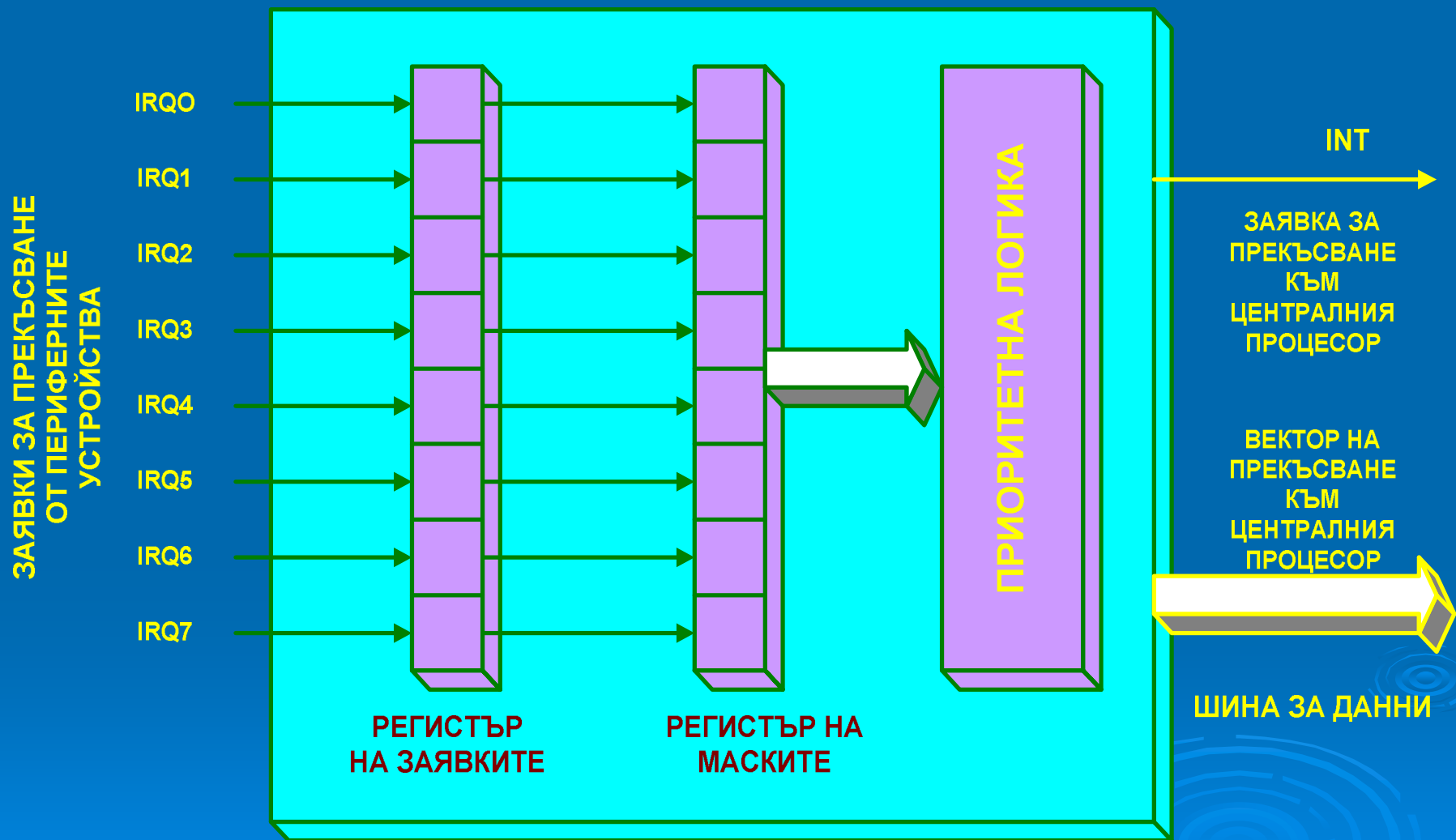
ШИНЕН АРБИТЪР НА PCI



ИНТЕРФЕЙС SCSI (SMALL COMPUTER SYSTEM INTERFACE)



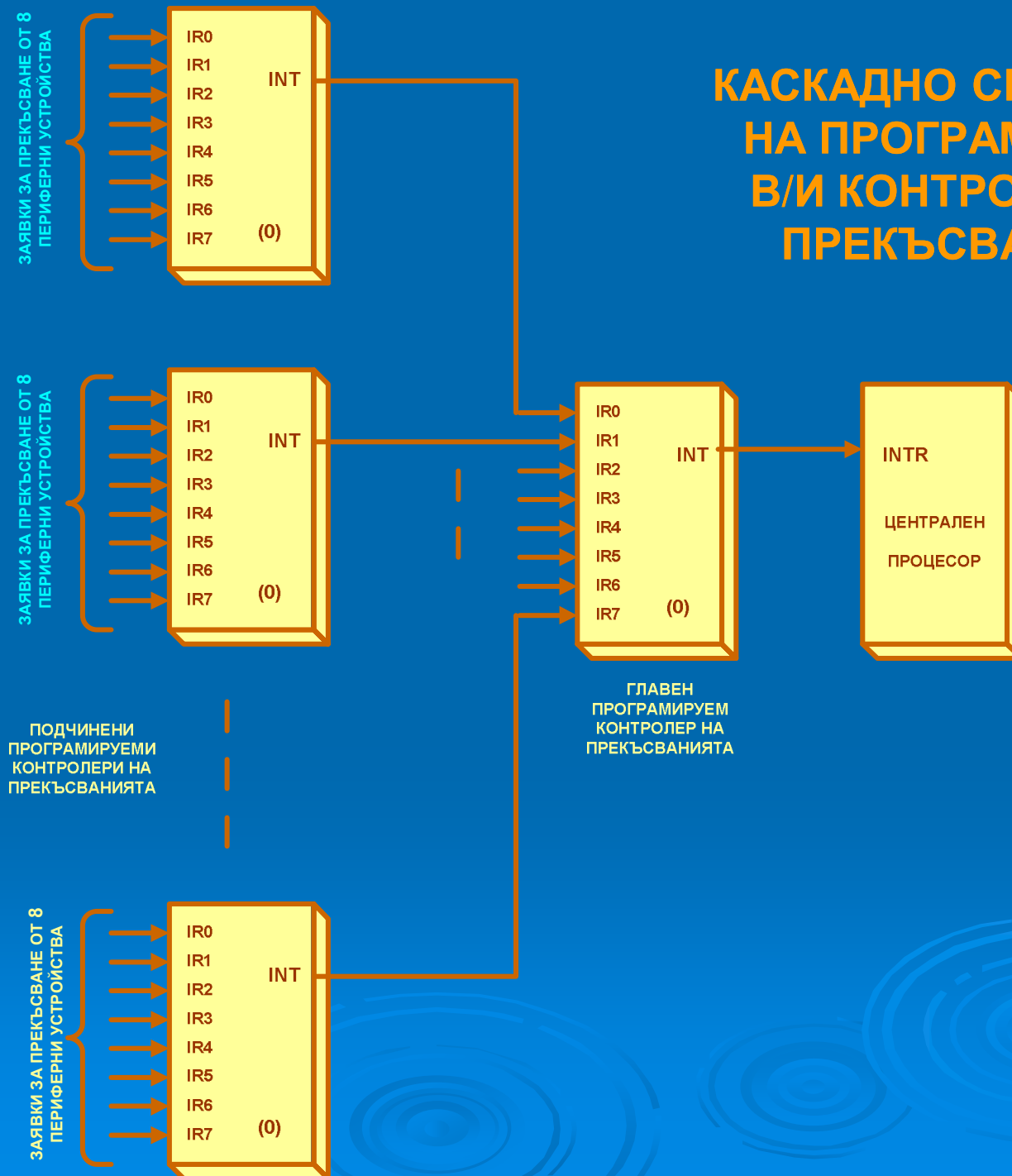
ОБРАБОТКА НА ПРЕКЪСВАНИЯТА И ИЗКЛЮЧЕНИЯТА



ВЪТРЕШНА АРХИТЕКТУРА НА ПРОГРАМИРУЕМИЯ В/И
КОНТРОЛЕР НА ПРЕКЪСВАНИЯТА



КАСКАДНО СВЪРЗВАНЕ НА ПРОГРАМИРУЕМИ В/И КОНТРОЛЕРИ НА ПРЕКЪСВАНИЯТА





Процесор Pentium IV™
или Intel Xeon™

Процесорно ядро

Локален програмируем
контролер на прекъсването

Съобщения
за прекъсване

Локални
прекъсвания

Системна шина

Мост

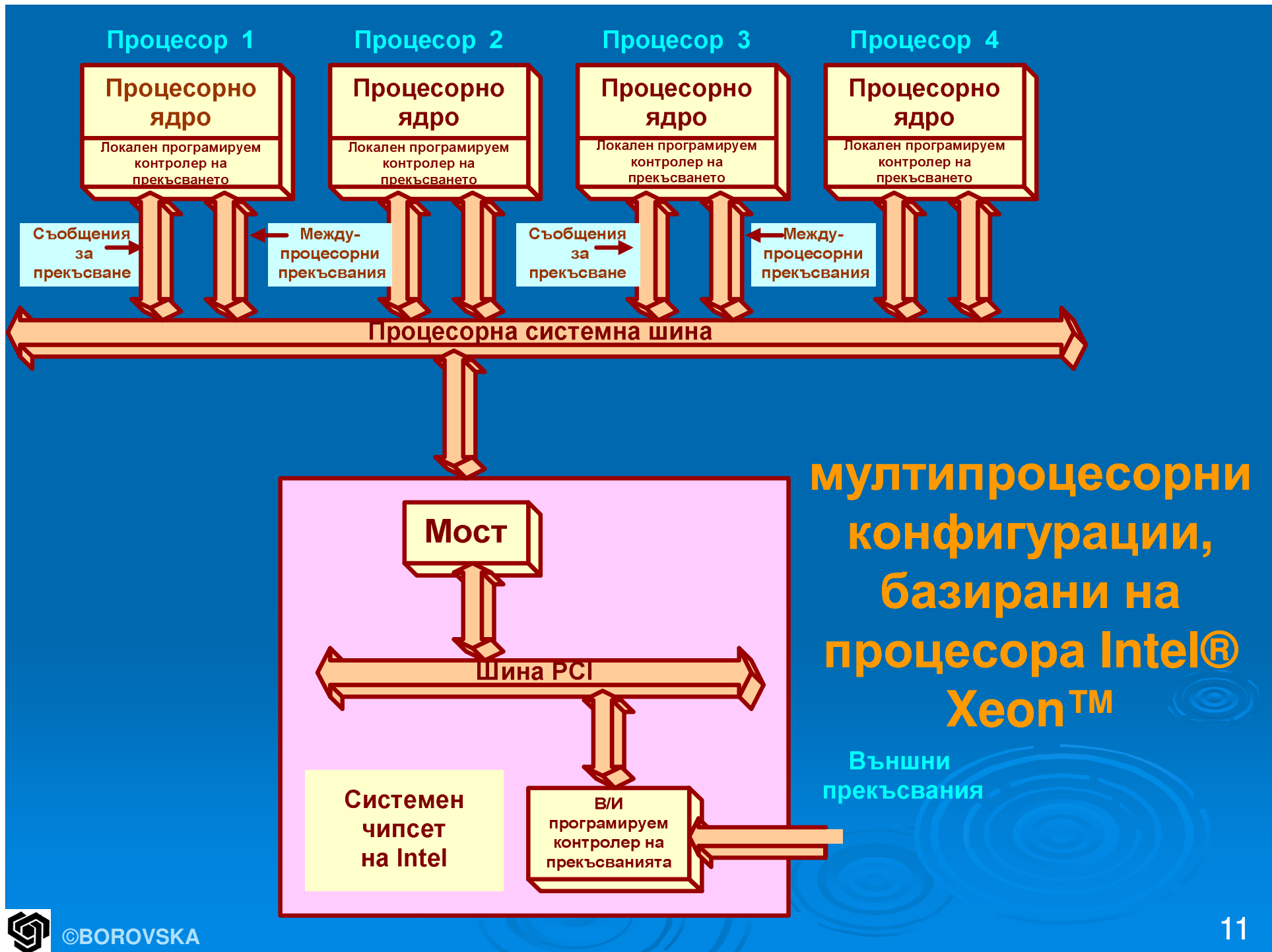
Шина PCI

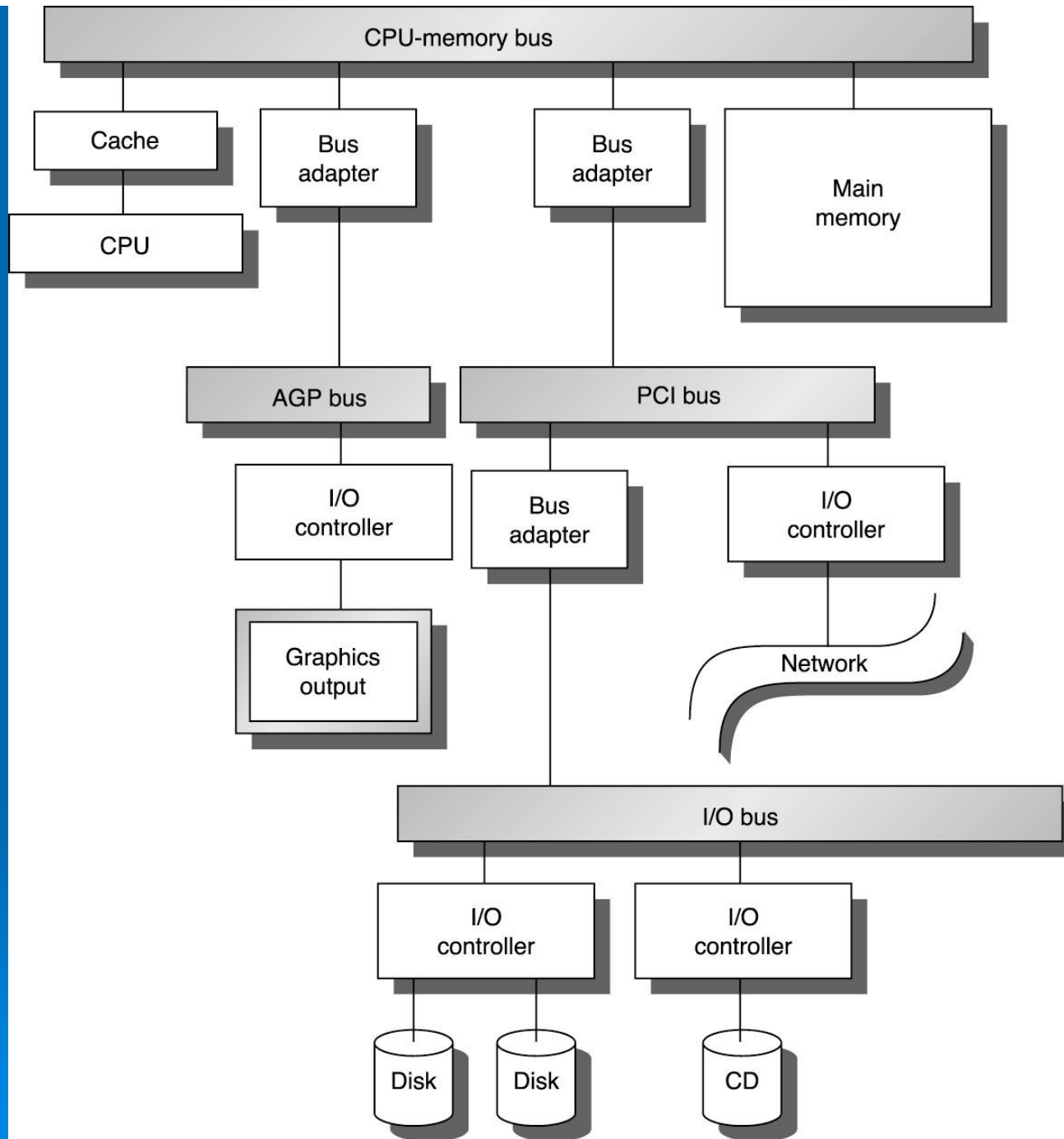
Системен
чипсет
на Intel

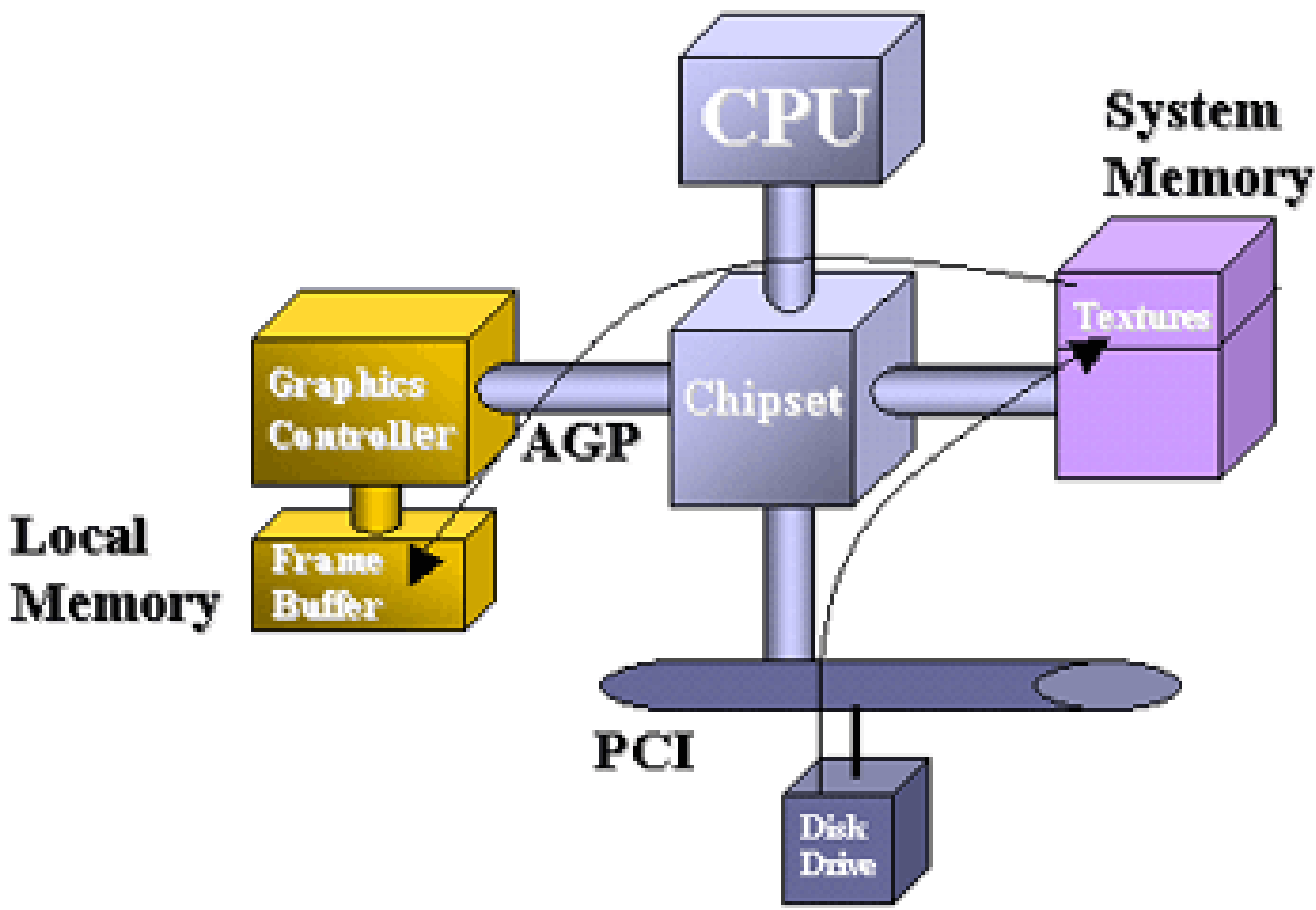
В/И
програмируем
контролер на
прекъсванията

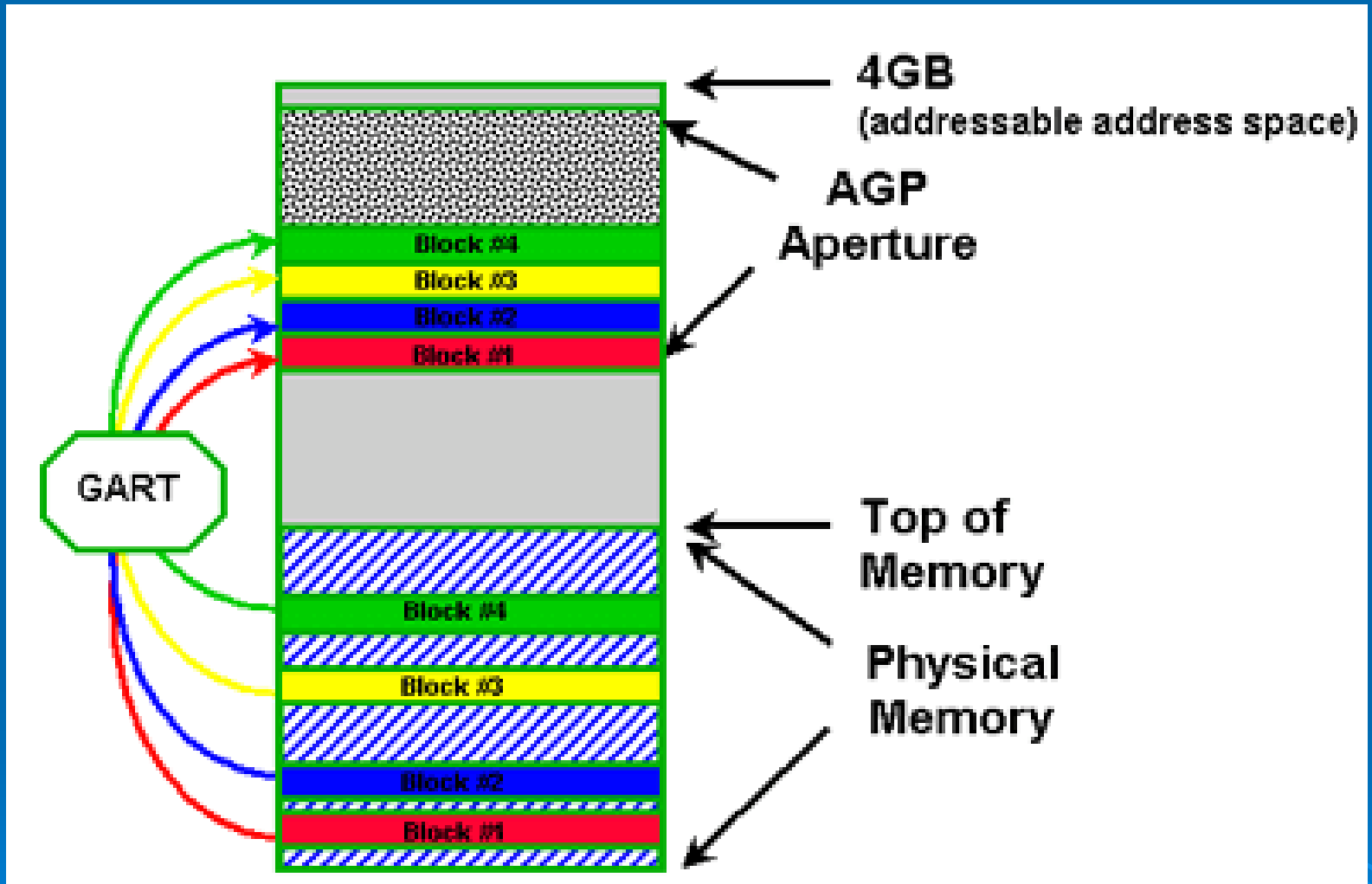
Външни
прекъсва
ния

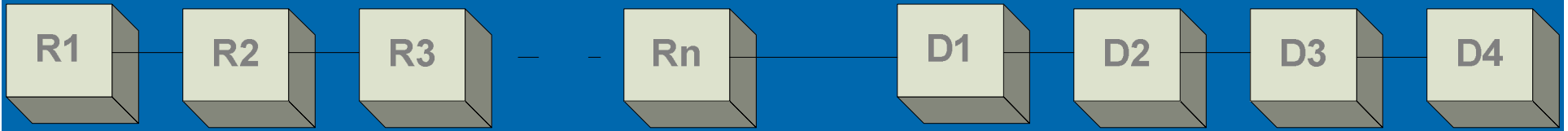
ВЗАИМОДЕЙСТВИЕ НА ЛОКАЛНИЯ И В/И ПРОГРАМИРУЕМИ КОНТРОЛЕРИ НА ПРЕКЪСВАНИЯТА В ЕДНОПРОЦЕСОРНА СИСТЕМА С ХИПЕРНИШКОВА ТЕХНОЛОГИЯ



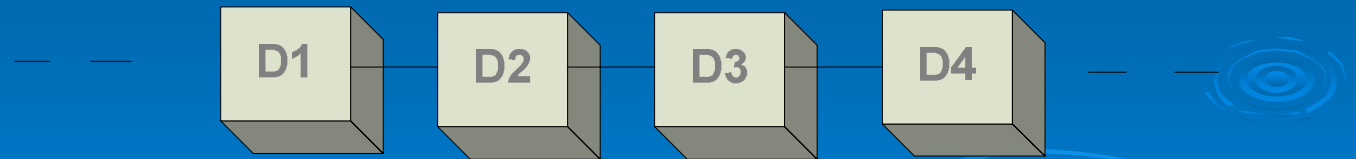
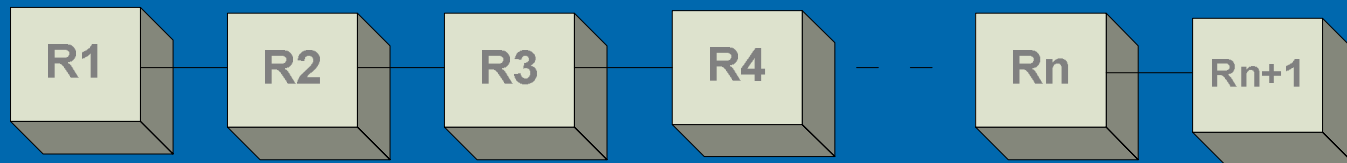








AGP (PIPE MODE)



AGP (SBA MODE) SIDEBAND ADDRESSING

КРАЙ

